

**ZÁPADOČESKÁ UNIVERZITA V PLZNI  
FAKULTA ELEKTROTECHNICKÁ**

**Katedra teoretické elektrotechniky**

**BAKALÁŘSKÁ PRÁCE**

**Prostředí jazyka C a jeho možnosti v simulaci logických  
obvodů**

**vedoucí práce: doc. Ing. Pavel Karban, Ph.D.  
autor: David Morávek**

**2012**



## **Anotace**

Předkládaná bakalářská práce je zaměřena simulaci logických obvodů v prostředí jazyka C.

## **Klíčová slova**

Logické obvody, simulace, C

## **Abstract**

The bachelor theses presents the possibilities of logic circuits simulation in C language environment

## **Key words**

Logic circuits, simulation, C

## **Prohlášení**

Předkládám tímto k posouzení a obhajobě bakalářskou práci, zpracovanou na závěr studia na Fakultě elektrotechnické Západočeské univerzity v Plzni.

Prohlašuji, že jsem tuto bakalářskou práci vypracoval samostatně, s použitím odborné literatury a pramenů uvedených v seznamu, který je součástí této diplomové práce.

Dále prohlašuji, že veškerý software, použitý při řešení této bakalářské práce, je legální.

V Plzni dne 6.6.2012

David Morávek

.....

## **Poděkování**

Tímto bych rád poděkoval vedoucímu bakalářské práce doc. Ing. Pavlu Karbanovi, Ph.D. za cenné profesionální rady, připomínky a metodické vedení práce.